## 装订线 答题时不要超过此线 (

## 中国科学技术大学

## 2021 - 2022 学年第 一 学期考试试卷

考试科目: 电子技术基础

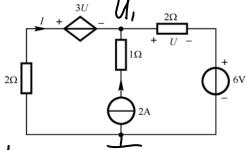
得分:

学生所在院系:\_

姓名: 上

学号:\_\_\_\_\_

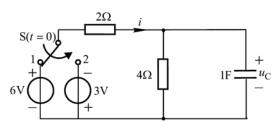
1、(8 分) 求下图所示电路的电流I 和电压U。



$$\begin{cases}
2I + 3U + U_1 = 0 \\
U_1 = U + 6 \\
I + 2 = \frac{U}{2}
\end{cases}$$

$$\Rightarrow \begin{cases} U = -0.4V \\ I = -2.2A \end{cases}$$

2、(8分) 在下图所示电路中,开关接在位置"1"时已达稳态,在t=0时开关转到 "2"的位置,试用三要素法求t > 0 时的电容电压 $u_c$  及i。

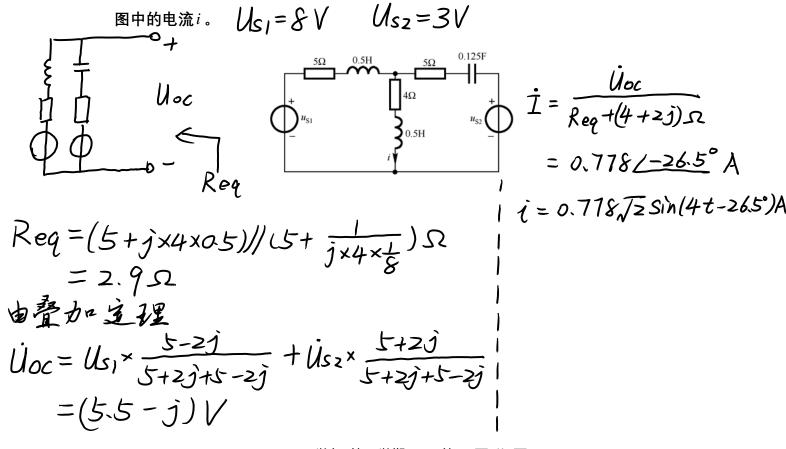


$$U_{c}(0^{+}) = U_{c}(0^{-}) = 4V$$
 $U_{c}(+\infty) = -2V$ 
 $Req = 2\Omega / / 4\Omega = \frac{4}{3}\Omega$ 
 $T = Req C = \frac{4}{3}S$ 

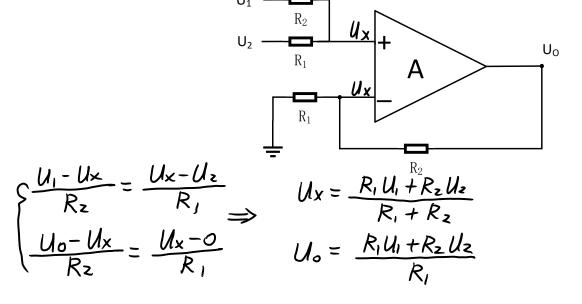
$$U_c(t) = (-2+6e^{-\frac{3}{4}t})V$$
  
 $\dot{L}(t) = (-0.5-3e^{-\frac{3}{4}t})A$ 

0.778/-26.5° A

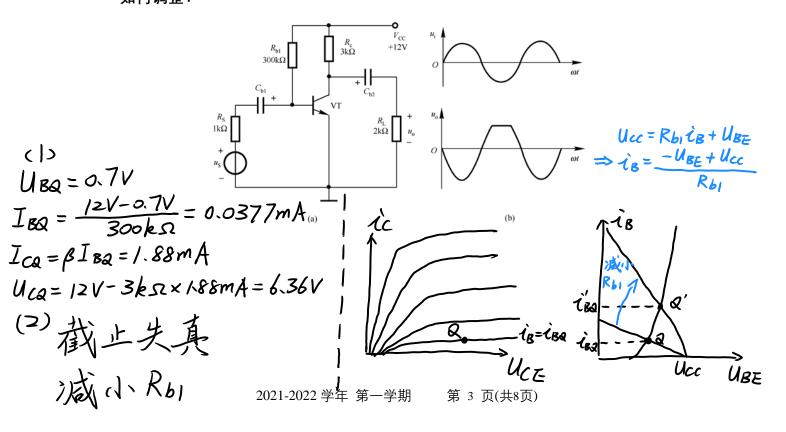
3、(8 分) 已知 $u_{S1} = 8\sqrt{2}\sin(4t)$ V, $u_{S2} = 3\sqrt{2}\sin(4t)$ V,试用戴维南定理求下



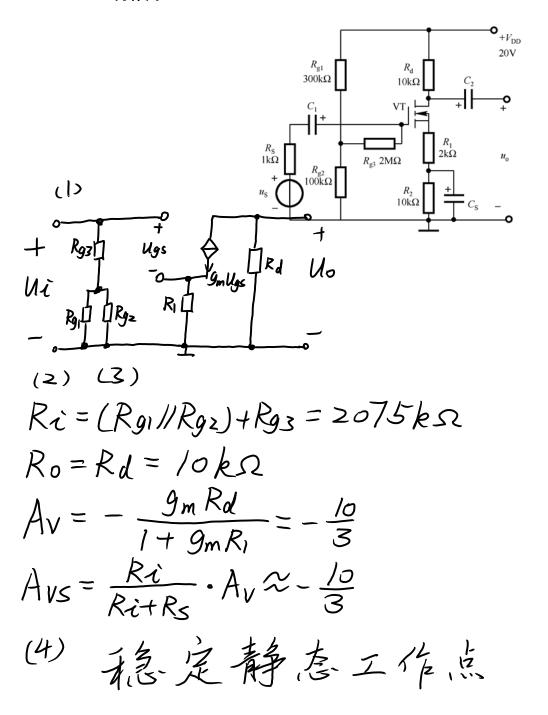
2021-2022 学年 第一学期 第 2 页(共8页) 4、(8分) 下图中 A 为理想运放,求解电路的运算关系式。



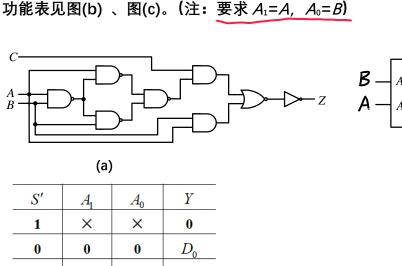
5、(10 分) 电路如下图(a)所示。设所有电容对交流均视为短路, $V_{\rm BEQ}=0.7$ V,  $\beta=50$ 。(1) 估算该电路的静态工作点 Q; (2) 若 $u_{\rm o}$ 出现如下图(b) 所示的失真 现象,请问是截止失真还是饱和失真?为消除此失真,应该调整电路中哪个元件,如何调整?



6、(12 分)下图所示场效应管工作于放大状态, $r_{ds}$  为无穷大,电容对交流视为短路。互导为 $g_{m} = lmS$ 。(1)画出电路的小信号等效电路;(2)求小信号电压增益  $A_{\nu}$ 和源电压增益  $A_{\nu s}$ ;(3)求输入电阻  $R_{i}$  和输出电阻  $R_{o}$ ;(4)图中源极电阻有何作用?



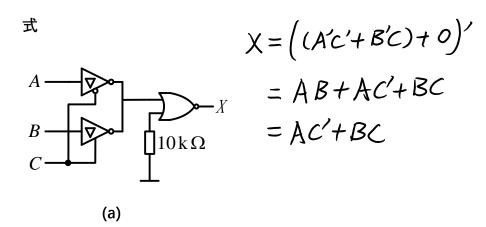
7、(12 分) 电路如下图(a)所示,(1) 求 Z的最简与或式;(2) 用与非门实现 该电路;(3)用4选1的数据选择器实现该电路。4选1数据选择器的框图和



S'	$A_{1}$	$A_0$	Y			
1	×	×	0			
0	0	0	$D_0$			
0	0	1	$D_1$			
0	1	0	$D_2$			
0	1	1	$D_3$			
(a)						

## 图略

8、(8分) 电路如下图(a)(b)所示,图中均为 CMOS 门电路,写出 X、Y的表达



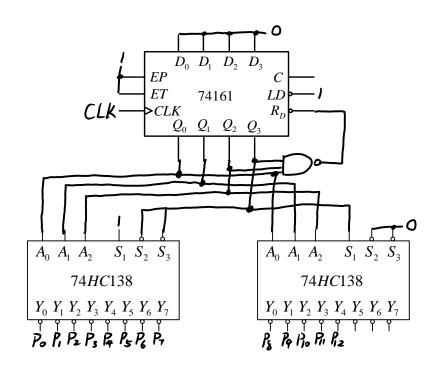
$$Y = (A(AB)')'(B(AB)')'$$

$$A = A \odot B$$
(b)

9、(10 分) 试用 3 线-8 线译码器 (74HC138)、同步 16 进制计数器 74HC161 以及与非门设计一个 13 节拍顺序脉冲发生器。74HC138 和 74HC161 功能表如下。

	输	入						输	出			
$S_1$	$S_2' + S_3'$	$A_2$	$A_{\rm l}$	$A_0$	$Y_0'$	$Y_1'$	$Y_2'$	$Y_3'$	$Y_4'$	$Y_5'$	$Y_6'$	$Y_7'$
0	X	х	X	X	1	1	1	1	1	1	1	1
X	1	X	X	X	1	1	1	1	1	1	1	1
1	0	0	0	0	0	1	1	1	1	1	1	1
1	0	0	0	1	1	0	1	1	1	1	1	1
1	0	0	1	0	1	1	0	1	1	1	1	1
1	0	0	1	1	1	1	1	0	1	1	1	1
1	0	1	0	0	1	1	1	1	0	1	1	1
1	0	1	0	1	1	1	1	1	1	0	1	1
1	0	1	1	0	1	1	1	1	1	1	0	1
1	0	1	1	1	1	1	1	1	1	1	1	0

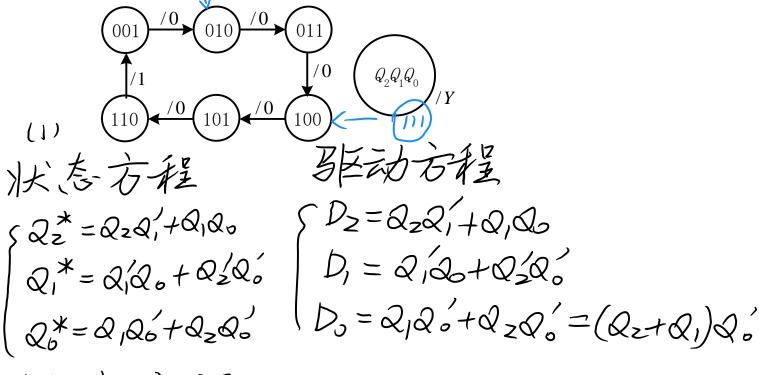
CLK	$R'_D$	LD'	EP	ET	工作状态
×	0	×	×	×	置零
1	1	0	×	×	预置数
×	1	1	0	1	保持
×	1	1	×	0	保持(但C=0)
1	1	1	1	1	计数



2021-2022 学年 第一学期

第 7 页(共8页)

10、(16~%) 用下降沿触发的 D 触发器和门电路设计一个 6~进制计数器,Y是进 位输出端。状态转换图如图所示。要求电路能自启动。(1)列出电路的状态方程、 (*000*) 驱动方程和輸出方程;(2)画出电路图。



输出方程 Y=QzQ,

图略,记得回CLK和输出Y 盛谢曾同学提供了平板